



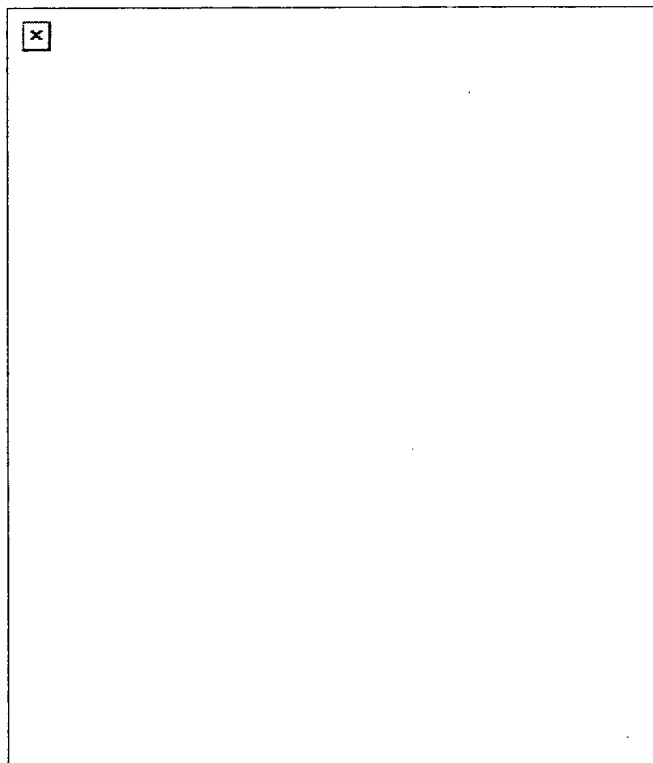


Micro multilayer wiring.

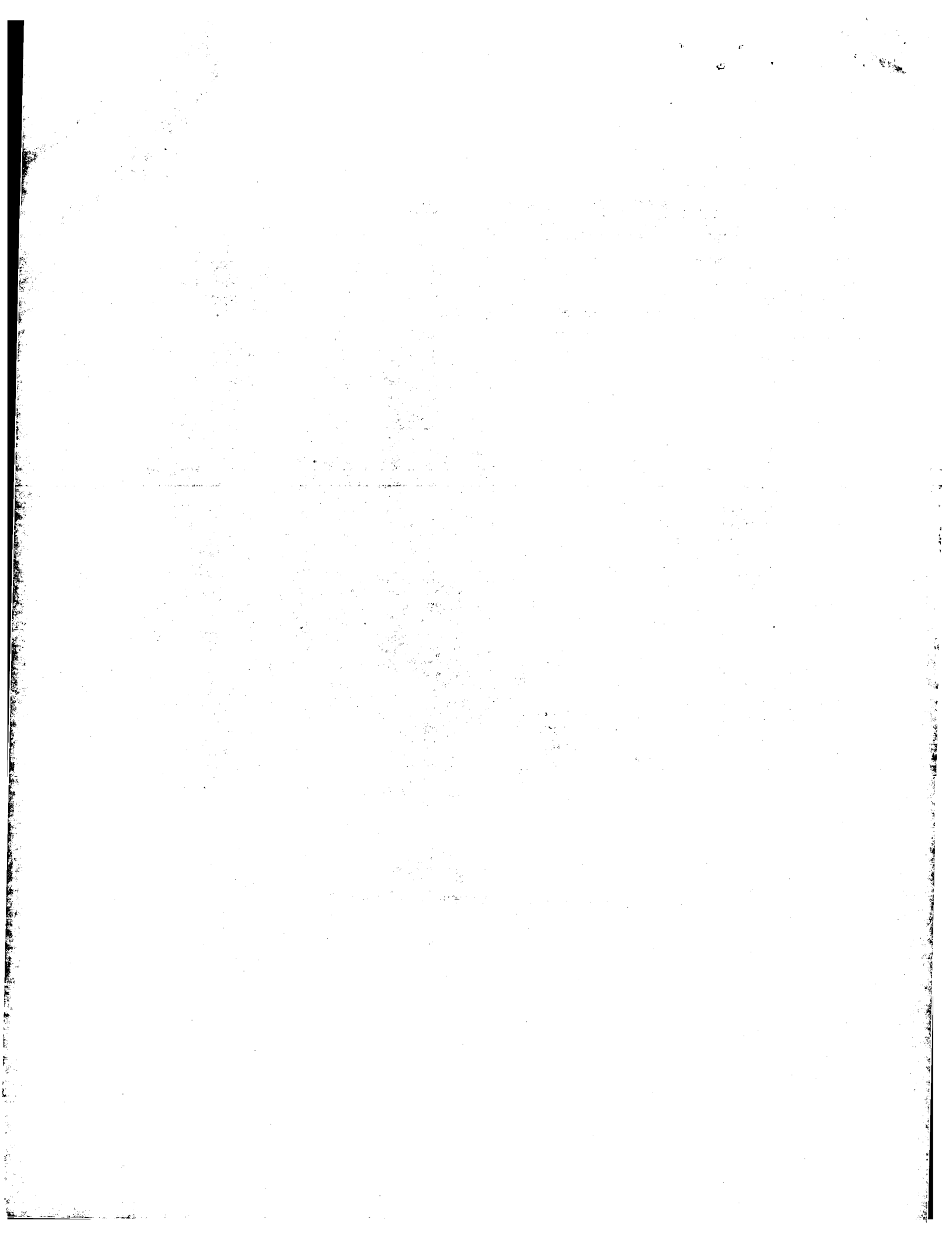
Patent number: EP0498258
Publication date: 1992-08-12
Inventor: BIRKLE SIEGFRIED DR (DE); KAMMERMAIER
JOHANN DR (DE); SCHULTE ROLF WINFRIED (DE);
RITTMAYER GERHARD DR (DE)
Applicant: SIEMENS AG (DE)
Classification:
- **international:** H05K3/46
- **european:** H05K3/46C, H05K3/00K3P
Application number: EP19920101294 19920127
Priority number(s): DE19914103750 19910207

Also published as: EP0498258 (B1)**Cited documents:** EP0285797
 EP0211180
 EP0275686
 EP0282625**Abstract of EP0498258**

In a process for producing multilayer wiring elements, in particular on printed circuit boards, the basic substrate is first metallised, a photoresist layer is deposited thereon, a conductor track structure is produced photolithographically, the latter is made thicker metallically and the remainder of the photoresist and the metal underneath it are removed. The entire structure is then coated with a planarisable plasma polymer layer based on CF or a layer of amorphous hydrogen-containing carbon (a-C:H), the surface of said layer is activated by means of an oxygen plasma, and a thin metal layer is first deposited thereon, followed by a silicon-containing photoresist. Through-contact points to the contact areas are then produced, a conductor track circuit is formed photolithographically in the resist layer, contact areas and conductor track structure are made thicker metallically, and the remaining photoresist and the metal underneath it are removed.



Data supplied from the *esp@cenet* database - Worldwide





Europäisches Patentamt
European Patent Office
Office européen des brevets



Veröffentlichungsnummer: **0 498 258 A1**

EUROPÄISCHE PATENTANMELDUNG

Anmeldenummer: **92101294.4**

Int. Cl.⁵: **H05K 3/46**

Anmeldetag: **27.01.92**

Priorität: **07.02.91 DE 4103750**

Veröffentlichungstag der Anmeldung:
12.08.92 Patentblatt 92/33

Benannte Vertragsstaaten:
AT BE CH DE FR GB IT LI NL

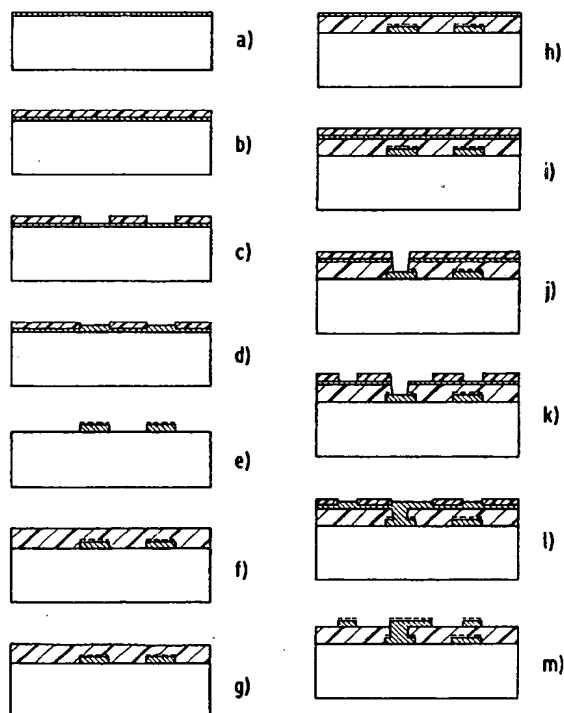
Anmelder: **SIEMENS AKTIENGESELLSCHAFT**
Wittelsbacherplatz 2
W-8000 München 2(DE)

Erfinder: **Birkle, Siegfried, Dr.**

Veit-Stoss-Strasse 46
W-8552 Höchststadt/Aisch(DE)
Erfinder: **Kammermaier, Johann, Dr.**
Ziehrerstrasse 19
W-8025 Unterhaching(DE)
Erfinder: **Rittmayer, Gerhard, Dr.**
Eskilstunastrasse 8
W-8520 Erlangen(DE)
Erfinder: **Schulte, Rolf Winfried**
Georg-Krauss-Strasse 2
W-8520 Erlangen(DE)

Mikromehrlagenverdrahtung.

Bei einem Verfahren zur Herstellung von Mehrlagenverdrahtungselementen, insbesondere auf Leiterplatten, wird zunächst das Grundsubstrat metallisiert, darauf eine Photolackschicht aufgebracht, photolithographisch eine Leitungsbahnstruktur erzeugt und diese metallisch verstärkt und der restliche Photolack sowie das darunter befindliche Metall werden entfernt. Dann wird die gesamte Struktur mit einer planarisierenden Plasmapolymersschicht auf CF-Basis oder einer Schicht aus amorphem wasserstoffhaltigem Kohlenstoff (a-C:H) abgedeckt, die Oberfläche dieser Schicht mittels eines Sauerstoffplasmas aktiviert und darauf zunächst eine dünne Metallschicht und anschließend ein siliciumhaltiger Photolack aufgebracht. Nachfolgend werden Durchkontaktierungsstellen zu den Kontaktflächen hergestellt, in der Lackschicht wird photolithographisch eine Leitungsbahnstruktur erzeugt, Kontaktflächen und Leitungsbahnstruktur werden metallisch verstärkt und der restliche Photolack sowie das darunter befindliche Metall werden entfernt.



EP 0 498 258 A1

Die Erfindung betrifft ein Verfahren zur Herstellung von Mehrlagenverdrahtungselementen, insbesondere auf Leiterplatten.

Zur Erhöhung der Packungsdichte von Schaltkreisen auf Leiterplatten, keramischen Substraten und anderen Trägermaterialien wird das Prinzip der sogenannten Mehrlagenverdrahtung ("multilayer interconnection") angewendet. Dabei werden mehrere Leitungsbahnebenen übereinander angeordnet; sie sind durch organische Isolierschichten voneinander getrennt und nur an Durchkontaktierungsstellen, d.h. Durchgangsöffnungen ("via holes"), galvanisch miteinander verbunden. An derartige Isolierschichten werden folgende Anforderungen gestellt:

- Dicke $d \leq 10 \mu\text{m}$, Dielektrizitätszahl $\epsilon < 3$ und Verlustfaktor $\tan \delta \leq 5 \cdot 10^{-3}$, um Kopplungseffekte (zwischen den Schaltungsebenen) sowie elektrische Signalverzerrungen und -dämpfungen gering zu halten.
- Planarisierung der darunter befindlichen Leitungsbahnstruktur.
- Thermische Stabilität bzw. Formbeständigkeit bis 270°C , um Tauchlötbarkeit zu gewährleisten.
- Maßhaltigkeit bei thermischer und mechanischer Druckbelastung, d.h. es dürfen keine bleibenden Dimensionsänderungen erfolgen.
- Der thermische Ausdehnungskoeffizient soll möglichst wenig verschieden sein von demjenigen der metallischen Leitungsbahnen.
- Haftfestigkeit für die abgeschiedenen, strukturierten metallischen Leitungsbahnen muß gewährleistet sein; Dicke der Metallschicht: ca. $10 \mu\text{m}$.
- Strukturierbarkeit mittels eines photolithographischen Ätzprozesses muß gegeben sein, damit die Durchkontaktierungsstellen erzeugt werden können; Durchmesser der Durchkontaktierungsstellen: $\leq 30 \mu\text{m}$.
- Zur Erzeugung der Leitungsbahnen mit einer Breite und einem Abstand von jeweils ca. $10 \mu\text{m}$ muß ein Photostrukturierungsprozeß durchgeführt werden können.
- Es darf keine oder nur eine sehr geringe Wasseraufnahme erfolgen, damit feuchtebedingte dielektrische Änderungen nicht zu Störungen führen.

Nach dem derzeitigen Stand der Technik werden zur Mikromehrlagenverdrahtung auf Leiterplatten (LSI-Technik) als Zwischenisolierschichten strukturierbare PI-Photolackschichten (PI = Polyimid) verwendet (siehe beispielsweise: "Proceedings of the Electronic Components Conference" 1984, Seiten 73 bis 81 und Seiten 82 bis 87, sowie "Proceedings of the International Microelectronic Conference" 1984, Seiten 235 bis 239). Dabei sind folgende Einzelschritte erforderlich:

(1) Metallisierung des Grundsubstrats, beispielsweise

weise mittels Sputtern, insbesondere mit CuCr oder AlCr;

(2) Aufbringen einer Photolackschicht (Positivresist), beispielsweise aus handelsüblichem AZ-Lack, in einer Dicke von ca. $1 \mu\text{m}$;

(3) photolithographische Erzeugung der (gewünschten) Leitungsbahnstruktur auf dem Substrat durch Belichtung und nachfolgende Entwicklung;

(4) galvanische Verstärkung der freiliegenden Leitungsbahnstruktur (mit Cu bzw. Al);

(5) Verzinnen der Leitungsbahnen (bei Cu) sowie Entfernen des Photolacks und der darunter befindlichen Metallschicht, wobei die Zinnschicht (auf den Leitungsbahnen) als Ätzbarriere dient;

(6) Abdecken der gesamten Struktur mit einer ca. $10 \mu\text{m}$ dicken PI-Photolackschicht, meistens in Form eines Positivresists;

(7) Freilegen von Kontaktflächen in der Grundleitungsbahnebene durch Photolithographie;

(8) Härten der (unbelichteten) Teile der PI-Photolackschicht durch Tempern bis 400°C ;

(9) Metallisierung der strukturierten, gehärteten PI-Photolackschicht (mit CuCr bzw. AlCr), entsprechend Verfahrensschritt (1);

(10) Erzeugen einer Leitungsbahnstruktur in der zweiten Schaltungsebene, entsprechend den Verfahrensschritten (2) bis (5);

(11) Abdecken der gesamten Struktur der zweiten Schaltungsebene mit PI-Photolack, Freilegen von Kontaktflächen durch Strukturierung und Härten, entsprechend den Verfahrensschritten (6) bis (8);

(12) gegebenenfalls Bildung weiterer Schaltungsebenen.

Beim Verfahrensschritt (8) bzw. bei den entsprechenden Verfahrensschritten in den weiteren Schaltungsebenen, d.h. bei der Temperung, wird der unbelichtete Teil der PI-Photolackschicht zu einer stabilen isolierenden Trennschicht. Bei diesem Verfahrensschritt entstehen aber, bedingt durch eine unterschiedliche thermische Ausdehnung von Polyimid und Metall sowie durch enorme Scherkräfte aufgrund von Schrumpfungseffekten (bei der Cyclisierungsreaktion im Polyimid), mechanische Spannungen in den Leitungsbahnen der Grundebene, die zu Schäden führen können.

Mit Isolierschichten aus PI-Photolack kann außerdem der vorstehend angegebene Forderungskatalog nur zum Teil erfüllt werden. Bei derartigen Schichten sind nämlich insbesondere die Dielektrizitätszahl, der dielektrische Verlustfaktor und die Wasseraufnahme bzw. die dadurch bedingten dielektrischen Veränderungen vergleichsweise hoch.

Aufgabe der Erfindung ist es, ein Verfahren anzugeben, das die Herstellung von raumsparenden Mehrlagenverdrahtungselementen erlaubt, wo-

bei insbesondere auch die Forderungen erfüllt werden sollen, welche an die zwischen den einzelnen Leitungsbahnebenen angeordneten Isolierschichten gestellt werden.

Dies wird erfindungsgemäß durch ein Verfahren erreicht, das folgende Schritte umfaßt:

- (a) Metallisieren des Grundsubstrats;
- (b) Aufbringen einer Photolackschicht auf das metallisierte Grundsubstrat;
- (c) Erzeugen einer Leitungsbahnstruktur durch Photolithographie;
- (d) Verstärken der Leitungsbahnstruktur mit Metall;
- (e) Entfernen des Photolacks und der darunter befindlichen Metallschicht;
- (f) Abdecken der gesamten Struktur mit einer planarisierenden Plasmapolymerisatschicht auf CF-Basis oder einer Schicht aus amorphem wasserstoffhaltigem Kohlenstoff (a-C:H) mit einem spezifischen elektrischen Widerstand $\geq 10^{17} \Omega \cdot \text{cm}$, einem optischen Bandabstand $\geq 2 \text{ eV}$ und einer Dielektrizitätszahl $\leq 2,3$ als isolierende Zwischenschicht;
- (g) Aktivieren der Oberfläche der Zwischenschicht mittels eines Sauerstoffplasmas;
- (h) Aufbringen einer dünnen Metallschicht auf die aktivierte Zwischenschicht;
- (i) Aufbringen eines siliciumhaltigen Photolacks auf die Metallschicht;
- (j) Erzeugen von Durchkontaktierungsstellen zu Kontaktflächen (in der ersten Schaltungsebene) durch Photolithographie und RIE/O₂-Plasmaätzen;
- (k) Strukturieren der siliciumhaltigen Photolackschicht durch Photolithographie zur Erzeugung einer Leitungsbahnstruktur (in der zweiten Schaltungsebene);
- (l) Verstärken der Kontaktflächen an den Durchkontaktierungsstellen (1₁) und der Leitungsbahnstruktur der zweiten Schaltungsebene (1₂) mit Metall;
- (m) Entfernen des siliciumhaltigen Photolacks und der darunter befindlichen Metallschicht;
- (n) Erzeugen weiterer Schaltungsebenen durch wiederholte Durchführung der Schritte (f) bis (m).

Ein wesentliches Merkmal des erfindungsgemäßen Verfahrens zur Mikromehrlagenverdrahtung besteht darin, daß die isolierenden Zwischenschichten planarisierende Plasmapolymerisat- oder a-C:H-Schichten sind. Die erstgenannten Schichten werden durch Plasmapolymerisation hergestellt und bestehen aus einem CF-Polymerisat, d.h. aus einem Polymerisat, das vollständig fluoriert ist. Ein derartiges Polymerisat weist im wesentlichen eine Elementarzusammensetzung entsprechend konventionellem Polytetrafluorethylen (PTFE) auf, nämlich (CF₂)_n. Zur Herstellung des Plasmapolymerisats

dienen CF-Monomere, d.h. perfluorierte Monomere. Derartige Verbindungen sind beispielsweise Tetrafluorethylen (C₂F₄), Octafluorbutan (C₄F₈) und Perfluordimethylcyclohexan (C₈F₁₆), wobei letzteres bevorzugt zum Einsatz gelangt.

Die Herstellung der Plasmapolymerisatschicht (aus den gasförmigen Monomeren) erfolgt mittels eines Niederdruckplasmas (Druckbereich: 0,1 bis 5 mbar), das mit Hochfrequenzfeldern (HF) angeregt wird; vorzugsweise erfolgt die Anregung des Plasmas mit Mikrowellen (MW), insbesondere mit einer Frequenz von 2,45 GHz (siehe dazu EP-PS 0 132 684). Die Abscheidung des Plasmapolymerisats erfolgt dabei außerhalb des sichtbaren Plasmabereichs. Die Dicke der abgeschiedenen Plasmapolymerisatschicht beträgt im allgemeinen $\leq 10 \mu\text{m}$.

Plasmapolymerisatschichten auf CF-Basis weisen folgende Vorteile auf:

- günstige dielektrische Eigenschaften (ähnlich wie PTFE):
 $\epsilon = 2,1$ bis $2,2$; $\text{tg } \delta = 5 \cdot 10^{-3}$;
- geringe Wassersorption;
- gute Maßhaltigkeit, auch auf Dauer;
- gute Anpassung der thermischen Ausdehnung an Metalle, insbesondere Kupfer (thermischer Ausdehnungskoeffizient TK des Plasmapolymerisats: $1 \cdot 10^{-5} \text{ K}^{-1}$; TK von Cu: $1,6 \cdot 10^{-5} \text{ K}^{-1}$).

Außerdem werden die Plasmapolymerisatschichten spannungsfrei abgeschieden, da bei der Abscheidung keine Erwärmung des Substrats erfolgt.

Im Vergleich zu Polyimid besitzen CF-Plasmapolymerisate bessere Materialeigenschaften, insbesondere hinsichtlich Dielektrizitätszahl, dielektrischem Verlustfaktor, thermischer Ausdehnung und Wasseraufnahme. Außerdem ergeben sich Vorteile gegenüber konventionellem PTFE, und zwar hinsichtlich der Haftfestigkeit für Metallbeläge und der Oberflächenrauigkeit (sowohl von geschälten als auch von gesinterten PTFE-Schichten). Auch die Maßhaltigkeit ist besser als bei herkömmlichem PTFE. CF-Plasmapolymerisate sind nämlich einerseits - aufgrund einer amorphen Struktur - thermisch bis 270°C ohne kalorisch meßbare Umwandlungseffekte (DSC-Messung) belastbar, andererseits sind sie zumindest teilweise vernetzt, so daß - im Gegensatz zu PTFE - kein Kaltfluß auftritt.

Amorpher wasserstoffhaltiger Kohlenstoff, kurz a-C:H, wird durch Plasmaabscheidung aus gas- bzw. dampfförmigen Kohlenwasserstoffen, wie Alkanen (z.B. Methan CH₄), Alkenen (z.B. Ethylen C₂H₄) und aromatischen Verbindungen (z.B. Benzol C₆H₆), hergestellt. Bei dieser Kohlenstoffmodifikation sind die C-Atome teils tetraedisch (sp³), teils trigonal (sp²) hybridisiert und räumlich vernetzt; die amorphe Struktur wird durch den Einbau von Wasserstoff, etwa 10 bis 60 Atom-%, stabilisiert (siehe dazu: "IDR - Industrie Diamanten Rund-

schau", Bd. 18 (1984), Nr. 4, Seiten 249 bis 253). Das Material a-C:H weist eine bemerkenswert hohe mechanische und chemische Stabilität auf und kann hinsichtlich seiner elektrischen und optischen Eigenschaften in einem weiten Bereich variiert und speziellen Anforderungen angepaßt werden.

Für die Anwendung beim erfindungsgemäßen Verfahren wird a-C:H verwendet, der einen spezifischen elektrischen Widerstand $\geq 10^{17} \Omega \cdot \text{cm}$, einen optischen Bandabstand $\geq 2 \text{ eV}$ und eine Dielektrizitätszahl $\leq 2,3$ besitzt. Die Herstellung dieses Materials erfolgt mittels Niederdruckplasmen, welche mit Radiofrequenz- oder Mikrowellenfeldern angeregt werden, beispielsweise mit 13,56 MHz bzw. 2,45 GHz; dabei soll die durch Raumladungen verursachte DC-Potentialdifferenz (self bias-Spannung) zwischen dem zu beschichtenden Substrat und dem Plasma $|-200 \text{ V}|$ nicht überschreiten. Die charakteristischen Eigenschaften des a-C:H werden durch die Wahl spezieller Abscheidebedingungen erhalten, nämlich: DC-self bias-Spannung zwischen 0 und 200 V; Gasdruck zwischen 100 und 500 Pa. Die Dicke der abgeschiedenen a-C:H-Schicht beträgt im allgemeinen $\leq 10 \mu\text{m}$.

In der beschriebenen Weise hergestellte a-C:H-Schichten weisen folgende Vorteile auf:

- günstige elektrische Eigenschaften: $\epsilon \leq 2,3$; $\text{tg } \delta \leq 3 \cdot 10^{-3}$;
- geringe Wassersorption;
- thermische Belastbarkeit bis über 270°C ;
- gute Maßhaltigkeit infolge mechanischer und thermischer Stabilität.

Außerdem werden die a-C:H-Schichten spannungsfrei abgeschieden, da das Substrat bei der Abscheidung nicht oder nur mäßig erwärmt wird.

Beim erfindungsgemäßen Verfahren wird auf die planarisierende Zwischenschicht aus CF-Plasmapolymerisat bzw. a-C:H eine dünne Metallschicht aufgebracht. Zur Verbesserung der Haftfestigkeit dieser Metallschicht wird die Oberfläche der Zwischenschicht - vor dem Aufbringen des Metalls - aktiviert, und zwar in einem Sauerstoffplasma; dabei erfolgt eine HF-Plasmapehandlung (mit Radiofrequenz- oder Mikrowellen-Anregung). Durch die Aktivierung werden in das Plasmapolymerisat bzw. in den amorphen wasserstoffhaltigen Kohlenstoff oberflächlich polare Atomgruppen eingebaut, welche die Grenzflächenenergie erhöhen. Die Aktivierung mittels Sauerstoffplasma umgeht eine aufwendige naßchemische Aktivierung und bietet den Vorteil, daß der Aktivierungseffekt durch die Dauer der Plasmapehandlung und durch die Plasmabedingungen (Senderleistung, Frequenz der HF-Anregung, Druck, Durchflußrate) steuerbar ist.

Die aktivierte Zwischenschicht wird dann mit der dünnen Metallschicht versehen; dies erfolgt beispielsweise durch Aufputtern von CuCr bzw. AlCr oder durch Bekeimen mit SnPd in einem

Naßprozeß. Anschließend wird auf die dünne Metallschicht ein siliciumhaltiger Photolack aufgebracht, vorzugsweise in Form eines Positivresists. Siliciumhaltige Photoresists weisen den Vorteil einer hohen Ätzresistenz im Sauerstoffplasma auf; derartige Resists sind beispielsweise aus der EP-OS 0 285 797 bekannt. Vorzugsweise wird beim erfindungsgemäßen Verfahren ein Photoresist auf der Basis von Vinylphenol-Vinylsilan-Copolymer verwendet.

Zur Erzeugung von Durchkontaktierungsstellen zu den Kontaktflächen in der ersten Schaltungsebene, d.h. der Grundleitungsbahnebene, wird die Resistschicht nachfolgend - im Bereich der Kontaktflächen - photolithographisch strukturiert (durch Belichten und Entwickeln), und dann wird - in den strukturierten Bereichen - die isolierende Zwischenschicht, einschließlich der dünnen Metallschicht, durch RIE/O₂-Plasmaätzen entfernt. Daraufhin wird die Resistschicht - an gewünschten Stellen - zur Erzeugung einer Leitungsbahnstruktur in der nächsten Schaltungsebene ein zweites Mal photolithographisch strukturiert, wobei die dünne Metallschicht freigelegt wird.

Die dünne Metallschicht in den strukturierten Bereichen der Photoresistschicht, d.h. die metallische Leitungsbahnstruktur, und die metallischen Kontaktflächen an den Durchkontaktierungsstellen werden auf galvanischem Weg mit Metall verstärkt. Diese metallische Verstärkung kann in einem Schritt durchgeführt werden, wobei sie aber differenziert erfolgen muß, d.h. in unterschiedlichem Ausmaß. Deshalb wird vorzugsweise derart verfahren, daß die Metallverstärkung der Kontaktflächen in den Durchkontaktierungsstellen und die Metallverstärkung der Leitungsbahnstruktur (der zweiten Schaltungsebene) getrennt voneinander durchgeführt werden, wobei die metallische Verstärkung der Kontaktflächen vorteilhaft zum Teil bereits vor der zweiten Photostrukturierung der siliciumhaltigen Resistschicht erfolgt. Die metallische Verstärkung erfolgt im allgemeinen mit Kupfer oder Aluminium.

Wenn die metallischen Bereiche, d.h. die Kontaktflächen und die Leitungsbahnstruktur, mit Kupfer verstärkt sind, dann werden sie nachfolgend vorzugsweise noch verzinnt, um eine Ätzbarriere zu schaffen. Dann wird der siliciumhaltige Photoresist, insbesondere durch Lösen, und die darunter befindliche Metallschicht, insbesondere durch Naßätzen, entfernt. Die auf diese Weise freigelegten, gegebenenfalls verzinnten metallischen Strukturen bilden den Ausgangspunkt zum Aufbau der nächsten Schaltungsebene. Als erster Verfahrensschritt schließt sich dabei das Abdecken der gesamten Struktur mit einer isolierenden Zwischenschicht nach der Erfindung an.

Anhand von Ausführungsbeispielen und einer Figur, die den Verfahrensablauf schematisch wie-

dergibt, soll die Erfindung noch näher erläutert werden. Dabei werden folgende Verfahrensschritte durchlaufen:

(a) Auf ein Keramiksubstrat, das zur Kontaktierung mit Außenanschlüssen versehen ist, wird eine ca. 10 nm dicke Metallschicht aus CuCr aufgesputtert oder eine entsprechend dünne Schicht aus SnPd chemisch abgeschieden.

(b) Auf die dünne Metallschicht wird - in bekannter Weise - ein handelsüblicher Positivresist aufgebracht; Schichtdicke: ca. 1 µm.

(c) In der Resistschicht wird durch photolithographische Strukturierung, die - in bekannter Weise - durch bildmäßige Belichtung und nachfolgende Entwicklung erfolgt, wobei Bereiche der Metallschicht freigelegt werden, eine Leitungsbahnstruktur erzeugt.

(d) Die metallische Leitungsbahnstruktur wird galvanisch mit Kupfer (Cu) verstärkt.

(e) Die Cu-verstärkte Leitungsbahnstruktur wird verzinnt, dann wird der restliche Photoresist und die darunter befindliche Metallschicht (aus CuCr) entfernt, was durch Lösen mittels eines geeigneten Lösungsmittels bzw. durch Ätzen mittels einer geeigneten Ätzlösung erfolgt.

(f) Auf die gesamte Struktur wird eine Plasmapolymerisatschicht auf CF-Basis mit einer Dicke bis zu 10 µm aufgebracht, wobei Perfluordimethylcyclohexan als Monomeres dient. Die Beschichtung mit dem Plasmapolymerisat erfolgt in an sich bekannter Weise (siehe beispielsweise: "J. Phys. E: Sci. Instrum.", Vol. 6 (1973), Seiten 628 bis 630). Dazu dient eine MW-Plasmapolymerisationsanlage, die zur Einkopplung der MW-Energie in den Reaktor (durch ein MW-durchlässiges Fenster) eine sogenannte "slow-wave"-Struktur aufweist, damit über große Substratflächen (beispielsweise 40 cm x 40 cm) gleichmäßig dicke Schichten hergestellt werden können (Dickentoleranz: $\pm 5\%$). Die Dickenhomogenisierung wird dabei durch Hin- und Herbewegen der Substrathalterung unterstützt. Zur Erzielung dielektrisch hochwertiger Schichten werden die Plasmabedingungen so gewählt, daß der sichtbare Bereich des Plasmas denjenigen Bereich, in dem die Schichtabscheidung erfolgt, an keiner Stelle erreicht. Bei einem Druck von ca. 10 Pa und einem Massedurchfluß von ca. 100 sccm wird innerhalb von 30 min eine etwa 9 µm dicke Plasmapolymerisatschicht erzeugt (Abscheiderate: 5 nm.s^{-1}).

(g) Die CF-Plasmapolymerisatschicht wird oberflächlich durch Behandlung mit einem O_2 -Niederdruckplasma (MW-Anregung; Druck: 1 Pa; Massedurchfluß: 100 sccm) aktiviert.

(h) Auf die aktivierte Plasmapolymerisatschicht wird - entsprechend Verfahrensschritt (a) - eine ca. 10 nm dicke CuCr- oder SnPd-Schicht auf-

gebracht.

(i) Die dünne Metallschicht wird mit einer Schicht aus einem siliciumhaltigen Photolack abgedeckt. Dazu dient ein Positivresist auf der Basis eines Vinylphenol-Vinylsilan-Copolymeren, der in üblicher Weise auf das Substrat aufgebracht wird (siehe dazu EP-OS 0 285 797).

(j) Zur Erzeugung der Durchkontaktierungsstellen erfolgt eine Photostrukturierung der Positivresistschicht, der sich ein RIE/O_2 -Plasmaätzprozeß anschließt; dabei werden Kontaktflächen in der Grundleitungsebene freigelegt. Durch die Photostrukturierung, die durch Bestrahlen mit UV-Licht und Entwickeln mit einem wäßrig-alkalischen Entwickler erfolgt, wird zunächst eine Maskenstruktur mit Öffnungen in der Resistschicht oberhalb der Kontaktflächen erzeugt. Beim nachfolgenden Plasmaätzprozeß wird dann lediglich an diesen Stellen die CF-Plasmapolymerisatschicht entfernt, da der siliciumhaltige Resist beständig gegen reaktives Ionenätzen im Sauerstoffplasma ist. Die CuCr-Schicht stellt dabei wegen ihrer geringen Dicke keine Ätzbarriere dar.

(k) Durch eine zweite Photostrukturierung der Positivresistschicht, die in entsprechender Weise erfolgt, wird - an gewünschten Stellen - die Leitungsbahnstruktur der zweiten Schaltungsebene erzeugt.

(l) Durch galvanische Abscheidung von Kupfer auf den freiliegenden metallischen Bereichen erfolgt sowohl eine Verstärkung der metallischen Kontaktflächen in den Durchkontaktierungsstellen als auch eine Verstärkung der metallischen Leitungsbahnstruktur. Dabei wird auf der Leitungsbahnstruktur weniger Kupfer abgeschieden als auf den Kontaktflächen.

(m) Die Cu-verstärkten Bereiche, d.h. die Kontaktflächen und die Leitungsbahnstruktur, werden verzinnt, dann wird der restliche siliciumhaltige Photoresist und die darunter befindliche Metallschicht (aus CuCr bzw. SnPd) entfernt. Dies erfolgt im Falle des Resists mit einem geeigneten organischen Lösungsmittel, während das Metall mittels einer FeCl_3 -Lösung abgeätzt wird.

Durch Wiederholung der Schritte (f) bis (m) werden nachfolgend weitere Schaltungsebenen aufgebaut.

Anstelle einer Plasmapolymerisatschicht kann auf das mit einer Leitungsbahnstruktur versehene Keramiksubstrat auch eine planarisierende a-C:H-Schicht mit einer Dicke bis zu 10 µm aufgebracht werden ($R_{\text{is}} \geq 10^{17} \Omega.\text{cm}$; $E_{\text{opt}} \geq 2 \text{ eV}$; $\epsilon \leq 2,3$). Zur a-C:H-Abscheidung dient CH_4 als Prozeßgas (Arbeitsdruck: 200 Pa; Durchflußrate: 50 sccm). Die Abscheidung erfolgt mit einem RF-angeregten Plasma unter kapazitiver Energieeinkopplung bei einem Flächenverhältnis der Elektroden von 1:6.

Die HF-Leistungsdichte auf der kleineren Kathode (Substratfläche) beträgt ca. $1,3 \text{ W.cm}^{-2}$. Die dem HF-Feld überlagerte DC-self bias-Spannung hat einen Wert von ca. 150 V.

Die derart hergestellte a-C:H-Schicht wird in der gleichen Weise weiterbehandelt wie eine CF-Plasmapolymerisatschicht. Hierbei erfolgt zunächst eine oberflächliche Aktivierung mittels eines O_2 -Niederdruckplasmas (MW-Anregung; Druck: 1 Pa; Massedurchfluß: 100 sccm) und dann das Aufbringen einer ca. 10 nm dicken CuCr- oder SnPd-Schicht, bevor ein siliciumhaltiger Positivresist aufgebracht wird.

Patentansprüche

1. Verfahren zur Herstellung von Mehrlagenverdrahtungselementen, insbesondere auf Leiterplatten, **gekennzeichnet** durch folgende Schritte:

- (a) Metallisieren des Grundsubstrats;
- (b) Aufbringen einer Photolackschicht auf das metallisierte Grundsubstrat;
- (c) Erzeugen einer Leitungsbahnstruktur durch Photolithographie;
- (d) Verstärken der Leitungsbahnstruktur mit Metall;
- (e) Entfernen des Photolacks und der darunter befindlichen Metallschicht;
- (f) Abdecken der gesamten Struktur mit einer planarisierenden Plasmapolymerisatschicht auf CF-Basis oder einer Schicht aus amorphem wasserstoffhaltigem Kohlenstoff (a-C:H) mit einem spezifischen elektrischen Widerstand $\geq 10^{17} \Omega \cdot \text{cm}$, einem optischen Bandabstand $\geq 2 \text{ eV}$ und einer Dielektrizitätszahl $\leq 2,3$ als isolierende Zwischenschicht;
- (g) Aktivieren der Oberfläche der Zwischenschicht mittels eines Sauerstoffplasmas;
- (h) Aufbringen einer dünnen Metallschicht auf die aktivierte Zwischenschicht;
- (i) Aufbringen eines siliciumhaltigen Photolacks auf die Metallschicht;
- (j) Erzeugen von Durchkontaktierungsstellen zu Kontaktflächen (in der ersten Schaltungsebene) durch Photolithographie und RIE/ O_2 -Plasmaätzen;
- (k) Strukturieren der siliciumhaltigen Photolackschicht durch Photolithographie zur Erzeugung einer Leitungsbahnstruktur (in der zweiten Schaltungsebene);
- (l) Verstärken der Kontaktflächen an den Durchkontaktierungsstellen (1_1) und der Leitungsbahnstruktur der zweiten Schaltungsebene (1_2) mit Metall;
- (m) Entfernen des siliciumhaltigen Photolacks und der darunter befindlichen Metall-

schicht;

- (n) Erzeugen weiterer Schaltungsebenen durch wiederholte Durchführung der Schritte (f) bis (m).

2. Verfahren nach Anspruch 1, **dadurch gekennzeichnet**, daß das Verstärken der Kontaktflächen an den Durchkontaktierungsstellen mit Metall (1_1) zum Teil vor dem Strukturieren der siliciumhaltigen Photolackschicht (k) erfolgt.

3. Verfahren nach Anspruch 1 oder 2, **dadurch gekennzeichnet**, daß das Verstärken der Leitungsbahnstrukturen (d , 1_2) und der Kontaktflächen (1_1) mittels Kupfer erfolgt, und daß das Kupfer mit einer Ätzbarriere aus Zinn versehen wird.

4. Verfahren nach einem der Ansprüche 1 bis 3, **dadurch gekennzeichnet**, daß die Plasmapolymerisatschicht mittels eines durch Mikrowellen angeregten Niederdruckplasmas erzeugt wird.

5. Verfahren nach Anspruch 4, **dadurch gekennzeichnet**, daß zur Herstellung der Plasmapolymerisatschicht Perfluordimethylcyclohexan eingesetzt wird.

6. Verfahren nach einem der Ansprüche 1 bis 3, **dadurch gekennzeichnet**, daß die a-C:H-Schicht durch Plasmaabscheidung aus Kohlenwasserstoffen mittels Radiofrequenz-Anregung bei einer DC-self bias-Spannung zwischen 0 und 200 V und einem Druck zwischen 100 und 500 Pa erzeugt wird.

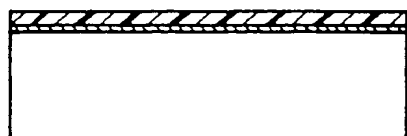
7. Verfahren nach Anspruch 6, **dadurch gekennzeichnet**, daß als Kohlenwasserstoff ein Alkan, insbesondere Methan, verwendet wird.

8. Verfahren nach einem oder mehreren der Ansprüche 1 bis 7, **dadurch gekennzeichnet**, daß als siliciumhaltiger Photolack ein Positivresist verwendet wird.

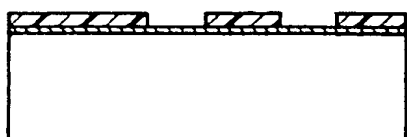
9. Verfahren nach einem oder mehreren der Ansprüche 1 bis 8, **dadurch gekennzeichnet**, daß als siliciumhaltiger Photolack ein Resist auf der Basis von Vinylphenol-Vinylsilan-Copolymer verwendet wird.



a)



b)



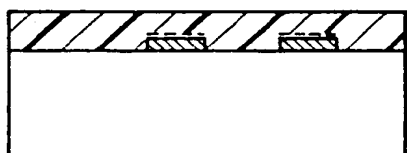
c)



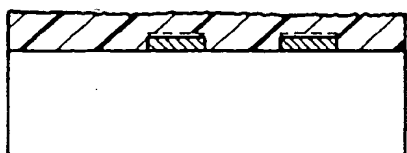
d)



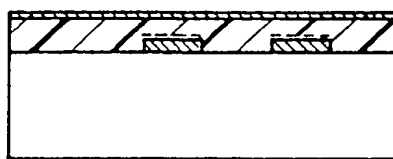
e)



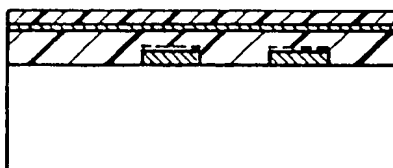
f)



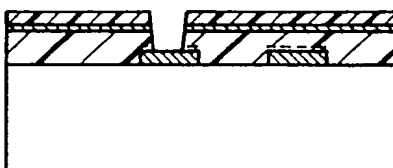
g)



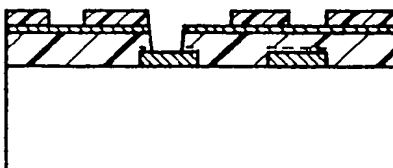
h)



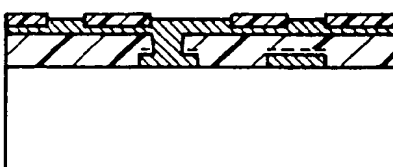
i)



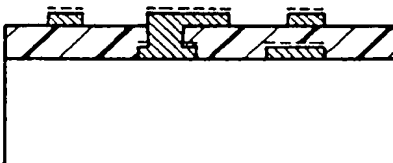
j)



k)



l)



m)



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

EINSCHLÄGIGE DOKUMENTE			EP 92101294.4
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Inv. Cl.)
D,A	IDR INDUSTRIE DIAMANTEN RUNDSCHAU, 18. Jahrgang, Heft 4, Oktober/Dezember 1984, Düsseldorf B. DISCHLER et al. "Eigen- schaften und Anwendungen harter amorpher Kohlenstoff- schichten" Seiten 249-253 * Gesamt *	1-9	H 05 K 3/46
D,A	JOURNAL OF PHYSICS E, SCIENTIFIC INSTRUMENTS, Band 6, Juli 1973, Montreal, Canada, R.G. BOSISIO et al. "Genera- tion of large volume micro- wave plasmas" Seiten 628-630 * Gesamt *	1-9	
D,A	EP - A - 0 285 797 (SIEMENS) * Zusammenfassung; Patentan- sprüche 1-3 *	1-9	RECHERCHIERTE SACHGEBIETE (Inv. Cl.) H 05 K 3/00
A	EP - A - 0 211 180 (SHIPLEY) * Zusammenfassung; Fig. 1-7; Patentansprüche 1-64 *	1-9	
A	EP - A - 0 275 686 (PRESTWICK) * Zusammenfassung; Fig. 1-3; Patentansprüche 6-10 *	1-9	
A	EP - A - 0 282 625 (FURUKAWA) * Zusammenfassung; Fig. 1-4; Patentansprüche 1-9 *	1-9	
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt.			
Recherchenort WIEN		Abschlußdatum der Recherche 28-04-1992	Prüfer VAKIL
KATEGORIE DER GENANNTEN DOKUMENTEN X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : nichtschriftliche Offenbarung P : Zwischenliteratur T : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus andern Gründen angeführtes Dokument 8 : Mitglied der gleichen Patentfamilie, überein- stimmendes Dokument			

EP Form 1503 03/82



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

-2-

EP 92101294.4

EINSCHLÄGIGE DOKUMENTE			KLASSIFIKATION DER ANMELDUNG (Int. Cl.)
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	
D, A	<p>--- ELECTRIC COMPONENTS CONFERENCE, 34. Ausgabe, Mai 14-16, 1984, Hyatt Regen- cy Hotel, New Orleans, Louisiana, USA KUNIO MORIYA et al. "High-Den- sity multilayer interconnec- tion with photo-sensitive polyimide dielectric and electroplating conductor" Seiten 82-87 * Gesamt *</p>	1-9	
D, A	<p>--- PROCEEDINGS OF THE 3RD INTER- NATIONAL MICROELECTRONICS CONFERENCE, May 21-23, 1984, Keio Plaza Hotel, Tokyo, Japan, HIDEKI TSUNETSUGU et al. "Multilayer interconnections using polyimide dielectrics and aluminum conductors" Seiten 235-240 * Gesamt *</p>	1-9	
			RECHERCHIERTE SACHGEBIETE (Int. Cl.)
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt.			
Recherchenort WIEN		Abschlußdatum der Recherche 28-04-1992	Prüfer VAKIL
<p>KATEGORIE DER GENANNTEN DOKUMENTEN</p> <p>X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : nichtschriftliche Offenbarung P : Zwischenliteratur T : der Erfindung zugrunde liegende Theorien oder Grundsätze</p> <p>E : älteres Patentedokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus andern Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, überein- stimmendes Dokument</p>			

EPA Form 1503 03 82

